

KOREAN PATENT ABSTRACTS

(11)Publication

1020010095435 A

number:

(43) Date of publication of application:

07.11.2001

(21)Application number: 1020000016464

(71)Applicant:

SAMSUNG ELECTRONICS

CO., LTD.

(22)Date of filing:

30.03.2000

(72)Inventor:

BANG, JEONG HO

CHAE, HYO GEUN KANG, SEONG GU MIN, BYEONG JUN

(51)Int. Cl

H01L 21/50

(54) LOADER FOR PROCESSING SEMICONDUCTOR PACKAGE WITH PACKAGE GUIDE AND METHOD FOR USING THE SAME

(57) Abstract:

PURPOSE: A loader for processing a semiconductor package with a package guide and a method for using the same are provided to apply a test socket to semiconductor packages of different sizes by using a package guide.

CONSTITUTION: A loader body(102) is moved by an external signal. A nozzle body(112) including a vacuum line is formed at a lower end of loader body (102). The nozzle body(112) performs a vertical movement by the external signal. A vacuum

absorption head(114) is formed at a lower end of the nozzle body(112). The vacuum absorption head(114) Is connected with the vacuum line in order to load or unload a semiconductor package(116). A socket cover push head(118) is used for pushing a socket cover of a test socket. A package guide (104,106,108,110) is formed at the inside of the socket cover push head and the outside of the nozzle body(102) and the vacuum absorption head(114). The package guide(104,106,108,110) is opened or shut according to a loading state or a unloading state of the semiconductor package(116).

© KIPO 2002

Legal Status Date of final disposal of an application (20020719) Patent registration number (1003510520000) Date of registration (20020820)

등록특허번호 제0351052호(2002.09.05) 1부.

[첨부그림 1]

10-0351052

(45) 공고일자 2002년09월05일

(19) 대한민국특허청(KR) (12) 등록특허공보(B1)

| COLUMN LIS | | (| | |
|------------|-------------------------------|-----------|----------------------|--|
| HD1L 21/50 | | (11) 등록번호 | 10-0351052 | |
| | | (24) 등록일자 | 2002년 08월 20일 | |
| (21) 불원번호 | 10-2000-0016464 | (65) 공개번호 | 每2001-0095435 | |
| (22) 출원임자 | 2000년03월 30일 | (43) 공개임자 | 2001년11월07일 | |
| (73) 복허권자 | 삼성전자 주식회사 | | | |
| | 경기 수원시 팔달구 때환3등 416 | | | |
| (72) 발명지 | 감성구 | | | |
| | 충청남도이산시배양면북수리산74번지 민념준 | | | |
| | 흏췽남도이산시배방면복수리산74번지 체호근 | | | |
| | 충청남도이산시배함면복수리산74번지 방점호 | | | |
| (74) 대리언 | 충청남도이산시배방연륙수 이영필, 정상빈, 이래호 | 리산74번지 | | |
| | | | | |

WAR: BEC

(54) 제키지 가여더가 있는 반도체 제키지 가공용 로더 및 고사용방법

ΩQ

보인 공정에 있어서, 검사용 소청을 반도쳐 합키지의 크기와 상관없이 공용으로 사용계 하는 반도체 합키지 기공용 로더에 관해 제시한다. 마음 위하여 본 발명은 반도체 합키지를 검사용 소켓에 정됩시키는 수단을 로더 내부에 형성합으로써 검사용 소켓에 사용된 여덟터 기능을 대신한다. 따라서 검사용 소켓에서 마엽터를 제거받으로써 검사용 소켓을 유니비를 형태(이) Wersal Type)로 만큼 수 있다. 그러므로 검사용 소켓의 제작 비용을 줄이고, 관리에 소요되는 노력을 중엽 수 있다.

ARS.

*5*7

BANA

医圆型 酒母者 似罗

- 도 1은 임반적인 반도체 패키지 가공용 로더클 설명하기 위해 도시한 개략적인 정면도이다.
- 또 2는 도 1의 로더와 함께 사용되는 검사용 소켓의 개략적인 정면도이다.
- 도 3은 상기 도2의 평면도이다.
- 도 4는 상기 도3을 IV-IV' 방향으로 절개한 단면도이다.
- 도 5는 중래기술에 의한 반도체 패키지 기공용 로더의 사용방법을 설명하기 위해 도시한 호흡도미다.
- 도 6은 본 발명에 의한 패키지 가이다가 있는 반도체 패키지 가공용 로더의 사용방법을 설명하기 위해 도 시한 호흡도이다.
- 도 7은 본 발명에 의한 반도체 패카지 기공용 로더블 설명하기 위해 도시한 개략적인 정면도이다.
- 도 8은 상기 도7에서 패키지 가이더의 동작을 설명하기 위해 도시한 확대정면도이다.
- 도 9은 본 방영에 의한 반도체 폐키자 가공용 로더와 함께 사용되는 검사용 소켓의 정면도이다.
- 도 10은 상기 도9의 검사용 소켓의 평면도이다.
- 도 11은 상기 도10을 XI-XI' 방향으로 접게한 단면도이다.
- 도 12 내지 도 14는 본 방명에 의한 반도체 패키지 가끔용 보다가 검사용 소켓에서 반도체 미키지를 집어내는 동작(pick up operation)을 실명하기 위해 도시한 정면도뿐이다.
- 도 15대지 도 17은 뜬 발명에 의한 반도체 패키지 가공용 로더가 반도체 패키지를 검사용 소켓에 로당하는 동작을 설명하기 위해 도시한 도면들이다.

[천부그림 기

10-0351052

* 도면의 주요부분에 대한 부호의 설명 *

100: 로더.

102: 로더 본체,

104: 상부 패키지 가미다.

106: 연결스프림,

108: 하부 패키지 가미터, 110: 즐기부,

114: 진광흡착해도,

112: 上晉본刻。

116: 반도체 패커지,

118: 소쐇커버 누룡해드.

범인 선무의 설명

罗罗约 盘湖

经银矿 奇斯士 对命经的 职 그 经联制 香香刀會

본 법명은 반도체 패키지에 관한 것으로, 더욱 상세하게는 번만(Burn-In)에 사용되는 로더(loader)에 관한 것이다.

법인 검사 공정은 메모리나 로직(LOGIC) 소자와 같은 임반적인 전자부품 등이 하나의 부용으로 기능을 다 할 수 있도록 하기 위하며, 얼하하기 전에 수행하는 신뢰성 검사를 맞한다. 이러한 범인 경사는 반도됐 소자에 심한 스트레스, 떼컨대 고본, 전압, 플로스(이어서) 등을 인기합으로써 초기분량 도당시점을 인위적 으로 앞당긴다. 따라서, 이 과정에서 발생된 중남 반도체 소자를 조기에 걸린 내고 양품의 반도체 소자 만을 최종 전기적 검사를 통해 선별하여 잘하하게 된다.

상기 번인 검사 용장은 ① 반도차 패키지를 검사용 소켓이 있는 번인 보오드에 로딩(loading)하고, ② 번 인 보오드에 로딩인 반도체 패키지를 받인 시스템에서 스트레스를 인겨하면서 임정시간 동안 검사하고, ③ 검사가 완료된 반도체 패키지를 다시 꺼내는 언론당(wilcoading) 과정으로 이루어진다. 이때, 반도체 패키지를 번인 보오드에 있는 검사용 소켓에 로딩하고, 언론당하는데 사용되는 장비가 로더(loader)이다.

도 1은 일반적인 반도체 패커자 가끔용 로더를 설명하기 위해 도시한 개략적인 정면도이다.

도 1을 참조하면, 임반적인 로더(1)는 로더 본체(10)와, 상하이들여 가능한 노달문체(20)와, 상기 노달 본체(20)의 하부와 연결되고 반도체 패키지(50)을 충격하는 건공품략해드(30)와, 상기 노달문체(20) 및 상기 건공품략체도(30)의 외곽을 따라서 구성되고, 검사용 소켓의 소켓 커버튬 누르는 역일을 하는 소켓 커버 누클해드(40)로 이루대견다. 여기서 로더 장비는 내부의 전기적 컨트롤에 의해, 김사용 소켓으로부 터 반도체 패키지율 공착하거나, 검사용 소켓 위로 반도체 패키지를 내려 놓는 장비를 입한다.

는 근소에 제기자(50)를 검사용 소켓 위로 만도제 패키지를 내려 놓는 장비를 답한다. 따라서, 반도체 패키자(50)를 검사용 소켓에서 들어들려 먼로당할 때는 상기 노출본체(20)가 아래로 내려 와 반도체 패키자(50)를 진공참학해도(30)로 참착하고, 반도체 패키지(50)을 떨어뜨려 모임할 때에는 상 기 노출본체(20)가 내려오지 않은 상태에서 삼기 진공참학해도(30)의 진공품 둘에서 반도체 패키지(50)를 떨어뜨린다.

도 2는 도 1의 로데와 함께 사용되는 검사용 소켓의 개략적인 정면도이다.

도 2를 참조하면, 검사용 소켓의 구성은 분체(RD), 소켓 커버(R2), 상기 소켓 커버(R2)가 달라지면 대접로 내려가는 스프링 기능을 수발하는 지지대(64), 상기 소켓커버(R2)가 이래로 눌러진 상태로 반도체 및 기가가 로디(EU) 기로부터 떨어짐 때 적절한 전기적 연결층 위해 반도체 제기자의 위치를 정말하는 기능을 수발하는 어댑터(66), 연결평관(도연) RB) 및 상기 연결평관에 구성된 연결접접(도연의 70)를 외부로 확장하기 위한 버선(72)으로 미루대진다.

도 3은 삼기 도2의 평면도이다.

도 3을 참조하면, 소켓 커버(당)의 내측에는 어렵답(66)가 구성되고, 어렵터(66)의 내측에는 연결용관(68)이 구성되어 있다. 따라서, 살기 연결평판(68) 위로 반도체 패키지가 탑재되어 반도체 패키지의 외부연결단자, 예컨대 슬더븀(spider ball)이 연결평판(68) 내의 연결집접(20)과 연결되어 변연 검사가 수행된다.

여기서, 상기 어렵터(65)는 번인 검사를 위하여 합재되는 반도체 때키자의 크기에 따라서 크기가 달라진다. 또한 상기 복수개의 면결합점(70)이 항성된 연결평관은 상기 어렵터(65)가 없다면 머느 크기의 반도체 패키지나 움욕으로 사용할 수 있는 헐테여다. 그러나 상기 어렵터(65)가 없는 결무에는 반도체 패키지가 남하는 과장에서 잘못 정립되어 반도체 패키지의 습더들과 연결집정이 전기적으로 연결되지 않는문제가 방생할 수 있다.

도 4는 상기 도3을 IV-IV' 방향으로 절개한 단면도이다.

도 5는 '좀래기술에 약한 반도채 패키지 기공용 로더의 사용방법을 설명하기 위해 도시한 호흡도이다.

도 5을 참조하면, 로더의 노동본체(도1의 20)가 이래로 내려온 상태에서 진공축해도(도기의)가 진공의 흥인력을 이용하며 반도체 패키지의 상면을 충착한다. 이에서 로디 장비 내부의 전기적 컨트용에 의해 상기 로더(도1의 1)을 반도체 패키지 검사용 소켓 위로 마동시킨다. 그 후, 로더의 소켓커버 누름해도 (도1의 40)가 검사용 소켓의 소켓커버(도2의 62)를 누른채, 로더의 진공참착해드에서 진공의 꿈인력을 함

[첨부그림 3]

10-0351052

어서 반도체 패키지를 '아래로 떨어뜨린다. '상기 떨어지는 반도체 패키지는 검사용 소켓의 어린터(도4의 66)에서 정렬되어 반도체 패키지의 외부연결당자인 슬더블이 검사용 소켓의 연결접점(도3의 70)과 서로 연결된다.

다하나 상당한 일반적인 형태의 반도체 패키지 가공용 로더셜 사용하면 다음과 같은 문제가 있다. 상기 검사용 소켓은 내부에 형성된 어렵터때문에 동일한 크기의 규격을 갖는 반도체 패키지만을 위해 사용된다. 즉, 반도체 패키지의 가로와 세로의 크기가 Ica인 반도체 패키지의 변인 검사용 쇼켓이라면, 기로와 세로의 크기가 1.2cm인 반도체 패키지에 대해서는 사용할 수 없다.

따라서, 검사용 소청용 크기가 다른 반도체 패키지에 대하며 공용으로 사용하지 못함으로 인하며, 번인 검사시에 많은 것수의 번인 보오드가 필요하며, 미러한 많은 것수의 번인 보오드를 제작하고 관리하는 데 에는 고비용이 소요되며, 많은 인력 및 보관장소가 요구된다.

组织的 OI型及对 母子 刀金可 开展

본 발명이 이루고자 하는 기숨적 과제는 검사용 소켓을 크기가 다른 반도체 해키지에 대하여 공용으로 사용 가능케 하는 패키지 가이더가 있는 반도체 해키지 가공용 로더를 제공하는데 있다.

본 발명이 이루고자 하는 다른 기술적 과제는 상기 피키지 가이더가 있는 반도체 패키지 가공용 로더의 사용방법을 제공하는데 있다.

학생의 구성 및 작용

상기 기술적 과제을 달성하기 위하여 본 밥없은, 이동이 가능한 로더 본체와, 내부에 진골라인을 구비하며 상기 로더본체 미래에서 상하운동을 수했하는 노출본체와, 삼기 노출본체 하부에 구성된 진골합숙해도 와, 상기 로더본체 미단에서 상기 노출본체 및 진공흡석해도 외곽에 구성되고 견사용 소켓의 소켓 커버를 노르는 기능을 수행하는 소켓커버 누를해도와, 개방과 평쇄가 가능하며 상기 진공흡격해드에서 떨어지는 반도체 피커지의 위치를 정렬시할 수 있는 패키지 기이더를 구비하는 것을 특징으로 하는 반도체 피키지 가공용 로더울 제공한다.

는 발명의 바람직한 설시에에 의하면, 상기 검사용 소켓은 번인공정에 사용되는 소켓으로 내부에 대답다 가 형성되지 않은 것이 적합하며, 상기 반도체 패키지는 네.지. 에미(BBA: Ball Grid Array) 패키지 혹 은 씨.메스.피(CSP: Chip Scale Package) 형태인 것이 바람적하다.

내급적하게는, 상기 패키지 가이더는 상부 패키지 가이더, 하부 패키지 가이더, 연결스프링 및 즐거부로 구성된 것이 적합하고, 상기 노름본체가 아래로 내려오면 상가 경기부에 약해 상가 하부 패키지 가이더가 넓어지고, 상기 노름본체가 위로 출라기면 상기 하부 패키지 가이더가 반도체 패키지 크기로 오므려지는 것이 적합하다.

상기 패키지 가이더는 4개인 것이 적합하고, 전도체인 강엽을 제절로 하는 것이 바람직하다.

상기 다른 기술적 과제를 달성하기 위하여 본 방명에 의한 반도체 피키지 기공용 로더의 사용방법은, 먼저 로더트체와, 노골론체와, 건공흡착해도와, 소켓커버 누듈해도 및 패키지 가이더가 구비된 반도체 피키 지 가공용 로더에서 상기 로더 내의 건공흡착해도로 반도체 패키지를 흡착한다. 상기 본더를 내부에 더 멀터가 존재하지 않는 검사용 소켓 위로 미동한다. 상기 로더의 건공흡착해드의 건공읍 됐다서 상기 반 도체 패키지를 떨어뜨린다. 상기 로더 내의 패키지 가이더를 미용하여 상기 반도체 패키지금 상기 검사소 첫에 정렬시킨다.

본 발명의 바람직한 실시에에 의하면, 상기 료더를 상기 검사용 소켓 위로 미등하는 단계는 상기 로더의 배키지 가이터 하단부와 상기 검사용 소켓의 연결평관과의 거리가 반도체 패키지의 두계보다 작도록 하는 것이 작업하다.

본 발명에 따르면, 반도체 패키지 가공용 로더의 구조를 개선하며, 상기 요도와 함께 사용되는 검사용 소 캣을 모든 크기의 반도체 패키지에 공용으로 사용될 수 있는 유나버셜 형태(Jalvarsal type)로 개선한다. 따라서 검사용 소켓의 제작비용을 줍이고, 이를 판리하는 비용을 줍일 수 있다.

이하, 첨부된 도면을 참조하여 본 방명의 바람직한 실시예를 상세히 설명하기로 한다.

당 명세성에서 말하는 평가가 가이더가 있는 반도체 패키지 가공용 로더는 가장 넓은 의미로 사용하고 있으며 병인 광정에만 사용되는 목정 로더를 한정하는 것이 아니다. 이해를 즐기 위하여 병인 공정에 사용되는 로더를 중심으로 살랑하셨으나, 이는 반도체 패키지의 전기적 최종 검사공장(electrically final test)에 사용되는 로더로 쉽게 변형이 가능함은 당연하다. 따라서 아래의 바람적한 쉽시에에서 가재한 내용은 예시적인 것이며 한정하는 의미가 아니다.

도 6은 본 밝혔에 의한 패키지 가이더가 있는 반도체 패키지 가공용 로더의 사용방법을 설명하기 위해 도 시한 호흡도이다.

도 6을 참조하면, 먼저 로더(loader) 내부에 형성된 건공흡칙해드를 이용하여 반도재 패키지, 여컨대 네.지.에미(BBA: Ball Orld Array) 혹은 씨.에스.피(CSP: Chip Scale Package)현 반도체 패키지의 상면을 흡착한다. 이머서, 로디 장비 내부의 전기적 신호를 이용하여 로더를 검사용 소켓 위로 이동한다. 그 휴. 상기 로디 내부의 건공흡착해드의 건공흡 클머서 반도체 패키지를 떨어뜨린다. 이때, 떨어지는 반도 체 패키지는 로더 내부에 있는 패키지 가이더에 의해 검사용 소켓으로 만착되기 전에 미리 정답된다. 따라서 반도체 패키지는 검사용 소켓에 정답이 이미 된 상태에서 안착하게 된다.

상기 본 발명에 의한 반도체 패키지 가공용 로더의 사용방법에 있어서의 특징은, 반도체 패키지의 정별이 이루어지는 지점이 검사용 소켓이 아닌 로더 내부의 패키지 가이더라는 것이다. 따라서, 상기 검사용 소 켓에는 내부에 반도체 패키지 점험을 위한 어댑터를 구성하지 않아도 된다. 그러므로 특정 크기에만 맞 [첨부그림 4]

10-0351052

도록 저쪽해야 하는 어렵터를 제거할 수 있기 때문에, 상기 검사용 소켓은 어떤 크기의 반도체 패키지에 나 사용이 가능한 유니버셜 형태(universal type)의 검사용 소켓이 된다.

도 7은 본 발명에 의한 반도체 패키지 가공용 로다를 설명하기 위해 도시한 개략적인 정면도이다.

도 7을 참조하면, 본 발명에 의한 반도차 패키지 가공용 로디를 살아야기 위에 도시한 개략이 한 전보니다. 도 7을 참조하면, 본 발명에 의한 반도차 패키지 가공용 로디(100)의 가장은, 로디 본체(102)와, 건공라 인(미도시)을 내부어 포함하며 삼하운동을 수행하는 노音본체(112)와, 삼기 노音본체(112)의 외관을 (마라서 다 보도체 패키지(116)를 진공으로 흡착하는 진공흡착해드(114)와, 삼기 노音본체(112)의 외관을 (마라서 구성되고 검사용 소격의 소전키버(도양의 204)를 부르는 역할을 하는 소전키버 부름하드(116)와, 삼기 로 더본체(102) 아래에서 삼기 소전키버 부름하는(118)와 삼기 노름본체(112) 사이에 구성되는 패키지 기로 더(104, 106, 106, 110)로 마루어진다. 미러한 패키지 가미터는 본 발명의 목적인 낙하하는 반도체 패키 지(116)가 검사용 소켓에 안확되기 전에 그 위치를 정렬서키는 중요한 수단이 된다.

도 8은 상기 도7에서 패키지 가이더의 등작을 설명하기 위해 도시한 확대적면도이다.

도 8을 참조하면, 본 발명에 의한 패키지 가이더(120)는 크게 상부 패키지 가이더(104)와, 하부 패키지 가이더(100)와, 연결스프링(166)과 즐기부(110)로 이루어진다. 여기서 상부 패키지 가이더(104)는 상기 하부 패키지 가이더(100)을 삼기 로더 보체에 연결하는 역발을 한다. 삼기 연결스프링(106)은 삼기 설보 패키지 가이더(104)가 하부 패키지 가이더(108)를 연결하는 역발을 하면서 하부 패키지 가이더(109)가 밖으로 입검나 넓어짐 수 있도록 탄성을 제공한다. 삼기 하부 패키지 가이더(106)는 사선으로 된 내면의 험성에 의하여 진공홀착해도(114)로부터 떨어지는 반도체 패키지 가이더(106)는 사선으로 된 내면의 험성에 의하여 진공홀착해도(114)로부터 떨어지는 반도체 패키지 (101)를 정말하는 역발을 수했한다. 삼기 물기부(110)는 상기 노림보였(112)가 대교로 내려오는 하한문등을 수했할 때, 도면의 점선과 같이 삼기 하부 패키지 가이더(108)를 밖으로 많아내어 개방시키는 역발을 수행한다.

따라서, 삼기 노름본체(112)가 하반운동을 하지 않고 위에서 고질된 상대로 있으면, 삼기 하부 피키지 가 이더(108)는 패션된 상태, 즉 오므려진 상태(도면의 실선)에서 낙하하는 반도체 패키지(116)의 위치를 정 할하게 된다. 반대로 하약운동을 함 때에는, 삼기 하부 패키지 가이더(108)를 개방(도면의 점선)시키 반 도체 패키지(116)의 떨어올림(pick up)를 자유롭게 한다.

도 9은 본 발명에 의한 반도체 패키지 가끔을 로디와 함께 사용되는 검사용 소켓의 정면도이다.

도 9을 참조하면, 본 방암에 의한 반도채 패키지 가공용 로디와 함께 사용되는 검사용 소켓 (200)의 구성 은 소켓커버(204), 소켓본체(202), 상기 소켓커버(204)가 눌러질 때, 스프립처럼 눌러지시 상기 소켓본 체(202)로 돌아가는 지지대(205), 상기 소켓본체(202)에 구성되다 반도차 패키지의 외부연결수단, 메컨대 참더함과 연결되는 연결평공반도[164 210) 및 상기 연결평관의 연결점점(도10억 212)과 서로 대응되게 연 검되는 배선(208)으로 이루어진다.

임반적인 형태의 검사용 소켓(도2 참조)과의 차이집은 어떤터가 내부에 구청되어 있지 않다는 것이다. 그것은 본 방영에 의한 반도체 피키지 가공용 로더가 기존의 어릴터가 수행한 기능을 대신 수행하기 때문 에 필요가 없는 것이다.

도 10은 상기 도와의 검사용 소켓의 평면도이고, 도 11은 상기 도10을 XI-XI 방향으로 접개한 단면도이다.

도 10 및 도 11을 산술한 도3 및 도4에 도시된 기준 검사용 소첫과 비교하면, 소첫커버(204)와 연결평관 (210) 사이에 어댑터를 구성하지 않은 차이접을 확인할 수 있다. 따라서 연결집절(212)의 분포가 넓이져 서 어떤 크기의 반도체 피키자가 로입(10억ine)되어도, 청렴만 제대로 된다면, 크기에 상관없이 반도체 페키지의 외부연결단자인 슬더렇이 상기 연결집절(212)에 연결되는 것이 가능하다. 따라서 이러한 형태 의 검사용 소켓은 유니버셜 형태의 검사용 소켓이 되는 것이다.

상숙한 본 방명에 의한 로디 및 검사용 소켓의 독진을 기반으로, 도 12 내지 도 17을 참조하여 본 발명에 의한 반도체 패키지 가공용 로디의 사용방법을 상세히 설명한다.

도 12 내지 도 14는 본 방향에 의한 반도체 패키지 가공용 로디가 검사용 소켓에서 반도체 피키자를 들어 즐리는 중작(pick up operation)를 설명하기 위해 도시한 정면도들이다.

도 12명 참조하면, 본더문제(102), 노염문제(112)와, 전공공착해드(114)와, 소켓커버 누름해드(118) 및 패키지 기이떠(104, 106, 106, 110)를 포함하는 로더(100)를 검사용 소켓(200) 위에 위치시킨다. 상기 검사용 소켓(200)은 내부에 어떨터가 험성되지 않은 형태미다.

도 13을 참조하면, 상기 로디(100)의 소켓커버 누름해더(118)로 검사용 소켓(200)의 소켓커버(204)를 누르면 지지대가 아래로 늘려 들어간다. 이때, 로더(100)의 노물본체(112)가 아래로 내려온다. 상기 노출 문제(112)의 하얼문들에 의해 상기 물출부(110)가 구성된 하부 표키지 기이더(108)가 밖으로 달려난다. 이때, 패키지 기이더는 날며진 형태로 개방되고 반도체 패키지(116)의 흡착여 지유롭게 수행된다.

상기 등작에서 상기 노름본체(112)의 하항은등에 의해 하부 패키지 기이더(108)가 받아지도, 하부 패키지 기미더(108)의 하부면이 검사용 소켓(200)의 연결평관과 닿으면 인된다. 메니하면, 연결명관에 구성된 연결점점에 손상이 발생하면 않되기 때문이다.

도 14명 창조하면, 삼기 반도체 때기지(115)에 대한 흡착이 끝난후, 삼기 노름본체(112)는 원래의 위치로 짧아가고, 하부 패키지 기어대(108)는 다시 오므러움이 패생된 삼대로 불입한다.

도 15 내지 도 17은 본 발명에 의한 반도체 파키지 가끔용 로더가 반도체 때키지를 검사용 소켓에 로당하는 등작을 설명하기 위해 도시한 도면들이다.

도 15급 창조하면, 반도체 피키지(116)의 참착을 완료한 로디(100)는 로딩하고자 하는 감사용 소켓(200) 위로 이동한다. 이때, 로디(200)의 이동은 로디 잠비내에서 사용되는 전기적 신호해 의해 수행된다. 그 후, 로디(100)의 진공참착해드(114)의 진공읍 돌머서 반도체 패키지(116)을 미래로 탭머뜨린다.

도 16은 도 15에서 반도체 패키지가 낙하될 때, 하부 패키지 가이더가 반도체 패키지를 정답시키는 상태

[첨부그림 5]

10-0351052

를 나타낸 정면도이다.

도 15을 참조하면, 로더의 건공흡착해도(114)가 반도체 패키지(116)의 가운데를 흡착하지 않고, 가장자리를 흡착하더라도 하부 패키지 가이더(108)의 경사진 내면에 의해 반도체 패키지(116)는 가운데로 정확하게 정합되어 낙하하게 된다. 이때, 삼기 하부 패키지 가이더(103)의 하부면과 검사용 소켓(200)의 연결 평판(미도사)과의 거리가 반도체 패키지의 두메보다 작은 것이 작합하다. 그것은 반도체 패키지(116)가하부 패키지 가이더(108)에 의해 정면이 되었더라도, 떨어지는 과정에서 정협이 업트러지는 것을 방지하기 위한이다.

도 17은 도 16에서 반도체 패키지(116)가 떨어질 때의 일면도이다.

도 17을 참조하면, 반도체 패키지(116)는 로더에 구성된 4개의 하부 패키지 가이더(108)에 의해 정확하게 정렬이 되는 것을 알 수 있다. [[라서, 하부 패키지 가이더(108)가 폐쇄된 상태에서는 4개의 하부 패키 지 가이너(108)에 의한 내부 공간이 반도체 패키지가 정확하게 통과할 수 있는 크기가 되어야 한다. 삼 기 하부 패키지 가이더(108)는 반도체 패키지(116)와 직접 접촉되기 때문에 정전기의 발생을 삭제하는 강 철과 같은 전도체를 재결로 만드는 것이 내답적하다. 도면에서 참조부호 122는 반도체 패키지(116)의 외 부연결단자인 슬더점을 가리키고, 114은 윗부분에 진공흡착해드가 있는 자리를 가리킨다.

본 발명은 상기한 실시에에 한정되지 않으며, 본 발생이 속한 기술적 사상 내에서 당 분이의 통상의 지식을 가진 자에 의해 많은 변형이 가능했어 말썽하다.

医阴型 克萨

따라서, 상숙한 된 발명에 따르면, 반도체 돼키지 기공용 로디의 구조를 개선하여, 상기 모도와 함께 사용되는 검사용 소켓을 모든 크기의 반도체 패키지에 공용으로 사용될 수 있는 유니버쪽 혈태(universal type)로 개선한다. 따라서 검사용 소켓의 제작비용을 줍이고, 이를 관리하는 바용을 줄일 수 있다.

(왕) 원구의 범위

성구한 1

외부신호에 약해 대통이 가능한 로더 본왜;

상기 로더 본채의 증암하단에 위치하고 내부에 진공라인을 구네하며 삼기 외부신호에 의해 상하운동을 수 향하는 노즐본제:

상기 노출본체의 하단에 위치하며 상기 진공라인과 연결되어 외부산호에 의해 진공으로 반도체 패키지를 꼽락하며 로딩(loadina)하거나 언로딩(unloadina)하는 진공흡속해드;

상기 로더본채의 하단에서 상기 노출본채 및 진공흡착해도 외곽에 형성된 검사소켓의 소켓커버를 누를 수 있는 소켓커버 누름해도;

상기 소청커버 누릅해드와 상가 진공흡확해도 사이에 협성되며 상기 진공흡확해드가 마래로 내려와 반도 체 패키지를 흡확할 때는 개발되고, 상기 진공흡확해드가 위에서 진공에 의한 흡확을 해제할 때는 폐쇄되 더 반도체 패키지가 놓마는 위치를 정렬시키는 패키지 가미터(package guider)를 구비하는 것을 특징으로 하는 패키지 가공용 로디.

친구한 2

제1할에 있어서,

상기 검사소켓은 번단용 검사소켓인 것을 특징으로 하는 반도체 패키지 가공용 르더.

청구합 3

제2할에 있어서,

상기 번인용 검사소켓은 내부에 반도체 패키지의 크기에 따라 크기를 달리하는 어댑터(edapter)를 포함하지 않는 것을 특징으로 반도체 패키지 가공용 로더.

성구항 4

제1함에 있어서.

상기 반도체 패키지는 네.지.에대(BBA) 혹은 씨.에스.때(CSP)형인 것읍 특징으로 하는 반도체 패키지 가공용 로더.

성구함 5

제1할테 있다서,

상기 패키지 가미터의 구성은,

성부 패키지 가이더, 상기 상부 패키지 가이더 마래에 존재하는 하부 파키지 가이더, 상기 상부 파키지 가이더와 하부 파키지 가이더를 연결하면서 상기 하부 패키지 가이더에 단성을 부여하는 연결스포팅, 상 기 하부 파키지 가이더의 내면의 일단에 협성된 알기부로 이루어지는 것을 특징으로 하는 반도체 패키지 가공용 보더.

경구랑 6

[첨부그림 6]

10-0351052

제5학에 있어서.

상기 하부 해커지 가이다는 상기 노출 본체가 이래로 내려오면 상기 즐거부 및 연결스프립의 작용에 의해 밖으로 밀려나고, 위로 출라간 상태에서는 반도체 패커지 크기로 오므려지는 것을 특징으로 하는 반도체 패커지 가공용 로디.

청구한 '

제1항에 있어서,

상기 때카지 가이더는 네 게로써 반도체 패키지가 상기 진공흡학패드에서 떨어짐 때의 위치를 정렬해주는 것을 목장으로 하는 반도체 패키지 기공용 로다.

성구항 8

제1함에 있어서.

상기 패키지 가이더는 전도체를 제집로 하는 것을 특징으로 하는 반도체 패키지 기공용 로더.

청구함 9

제8함에 있다시,

상기 전도체는 강철인 것을 특징으로 하는 반도체 패키지 가공용 로더.

원그하

로더본체와, 노출본체와, 진공흡착해도와, 소청커버 누름해도 및 패커지 기이더가 구네된 반도체 패키지 기공용 로디에서 상기 로디 내의 진공흡착해도로 반도체 패키지를 흡착하는 단계;

상기 로더를 내부에 어렵던가 존재하지 않는 검사용 소켓 위로 이용하는 단계:

상기 로디의 건공축적해도의 진공을 줄어서 상기 반도체 패키지를 떨어뜨리는 단계;

삼기 로더 내의 파키지 가이더를 미용하며 삼기 반도한 파키지를 삼기 검사소치에 정렬시키는 단계를 구 비하는 것을 목장으로 하는 파키지 가이더가 있는 반도체 파키지 가끔용 로디의 사용방법.

경구함 11

제10할에 있어서,

상기 패키지 가이더는 4개로서 떨어지는 반도체 패키지가 정현형 수 있도록, 상기 진공흡학해도 미래로 면장된 구조인 것을 목장으로 하는 반도체 패키지 기공용 로더의 사용방법.

원구항 12

제10항에 있어서,

상기 패키지 가이더는 상기 진공흡확해도가 아래로 내려와 반도화 패키지를 흡착할 때는 개구부가 넓어지고, 진공흡확해도가 위해서 반도체 패키지를 떨어뜨릴 때는 개구부가 반도체 패키지 크기로 존아지는 것을 특징으로 하는 반도체 패키지 가공용 로더의 사용방법.

성구합 13

제10항에 있어서.

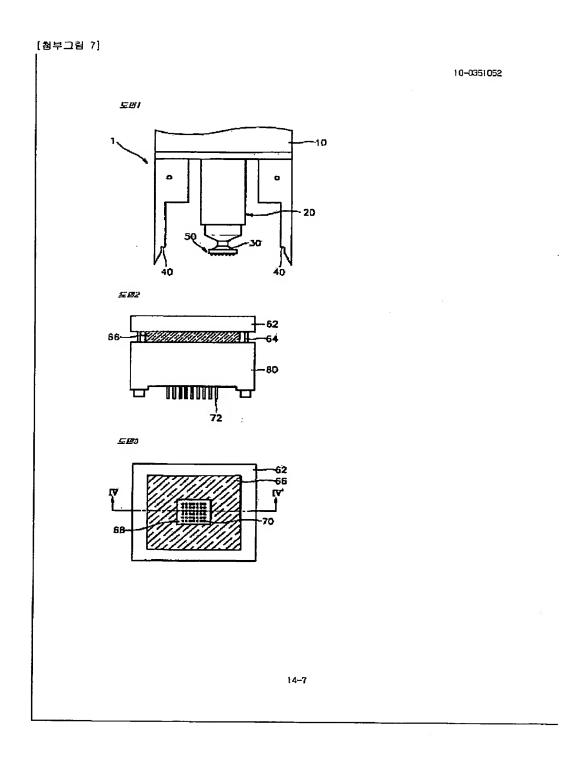
상기 패키지 가이더는 전도체를 이용하며 만드는 것을 특징으로 하는 반도체 패키지 가공용 로더의 사용 방법

원구**한** 14

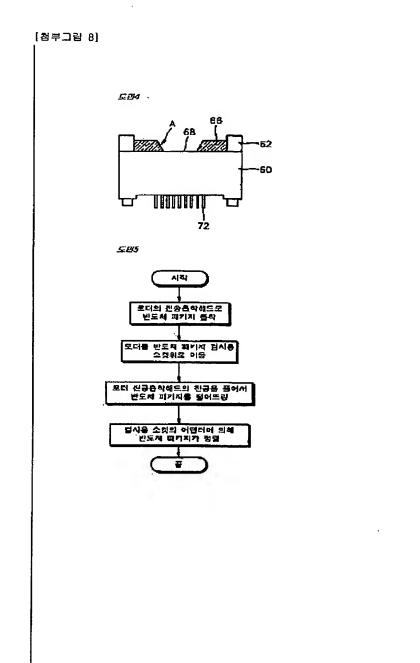
제10항에 있어서,

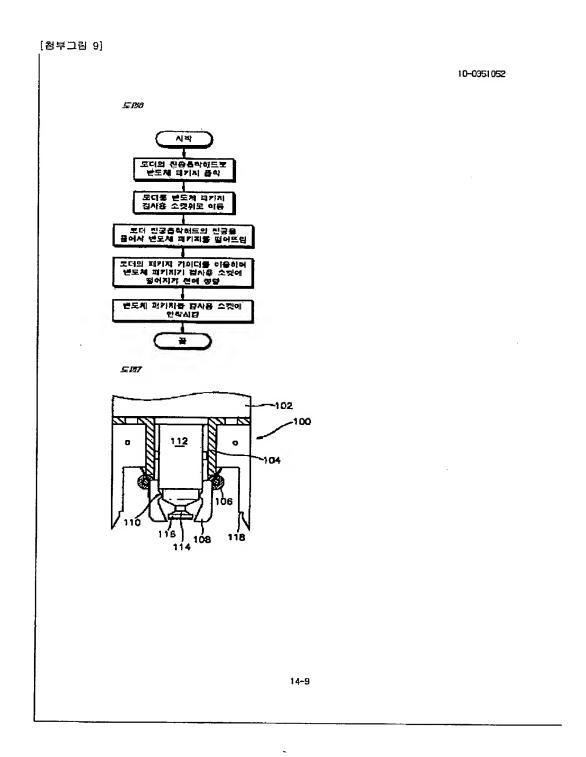
상기 로더들 상기 검사용 소켓 위로 이용하는 단계는 상기 료더의 패키지 가이더의 하단부와 상기 검사용 소켓의 연결평판과의 거리가 반도체 패키지의 두깨보다 작도록 하는 것을 특징으로 하는 반도체 패키지 가용용 로더의 사용방법:

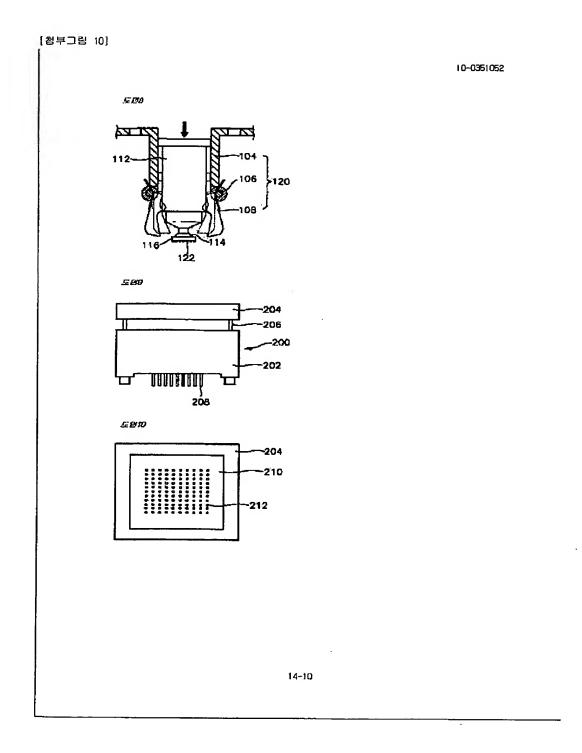
58

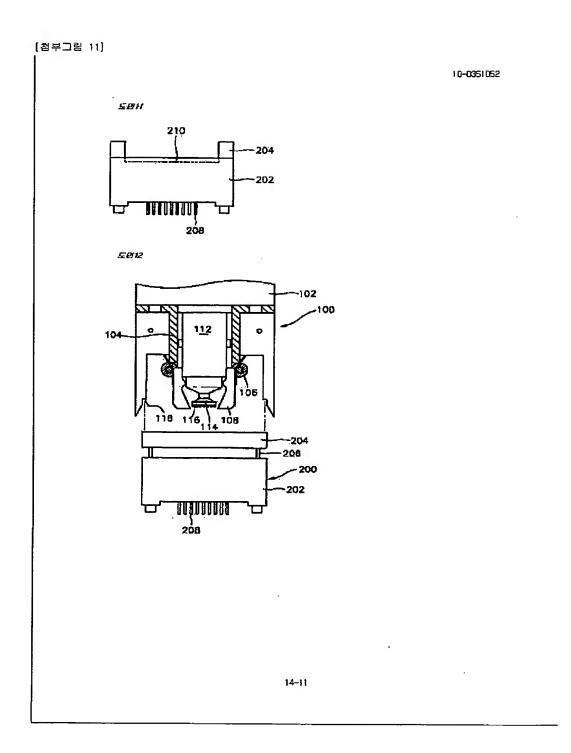


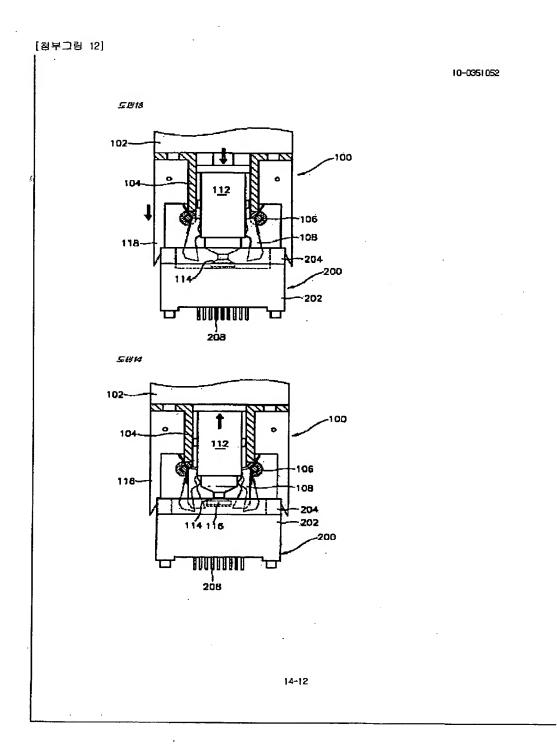
10-0351052

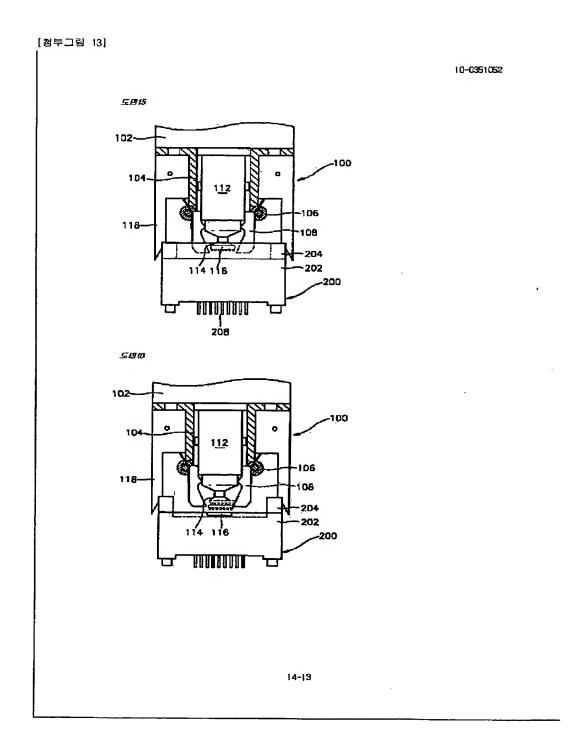












10-0351052